

Biographie de Blaise RAVELO

Dr. Blaise RAVELO (*indice h (2015)=14*) est chercheur HDR (Habilitation à Diriger des Recherches) en ingénierie RF électronique. Sa thématique de recherche est l'intégrité de signal des circuits RF/digitaux et sur la Compatibilité ElectroMagnétique (CEM). Il est pionnier de développement du circuit à temps ≤ 0 et ses applications. Il dirige et co-supervise des doctorants, postdocs, ingénieurs de recherche, et des stagiaires qui travaillent dans des projets de recherche académiques et industriels. Avec des partenaires des US, Chine, Inde, Europe, Afrique, il s'implique activement et contribueur des plusieurs projets de recherche internationaux (ANR, FUI, FP7, INTERREG, H2020, Euripides², Eurostars...). Il est le coordinateur du projet international TECS co-financé par le programme européen Interreg IVA – France/Manche/Angleterre No 4081 et le fonds FEDER.

Il est le président du comité scientifique de la conférence internationale ICONIC 2011, organisateur et chairman des sessions spéciales lors des conférences internationales, META 2012 (Paris), AES 2012 (Paris), RADIO 2014 (Ile Maurice), RADIO 2015 (Ile Maurice) et EuCAP 2015 (Lisbonne).

Il est membre des groupes de chercheur : IEEE, URSI, GDR Ondes et Radio Society, et (co-)auteur de plus de 160 articles scientifiques publiés dans des revues, des ouvrages et des conférences internationales sur les nouvelles technologies.

Il est enseignant-chercheur à l'ESIGELEC-IRSEEM, il enseigne la théorie des circuits & systèmes, Electromagnétisme, Télécom, Hyperfréquence, Electronique analogique-numérique, Traitement de Signal/Image, Mathématiques Appliquées (Equations diff.-algébriques, intégrales multiples, opérateurs intégro-vectoriels, géométrie analytico-véctorielle, algèbre linéaire, méthodes numériques), Programmation C/Matlab/LabVIEW et simulations systémiques (SPICE, VHDL-AMS, Simulink).

Blaise RAVELO's biography

Dr. Blaise RAVELO (*h-index(2015)=14*) is associate professor & researcher in RF electronics engineering. His research topic includes electronics circuit boards design/modelling, signal integrity and electromagnetic compatibility/interference (EMC/EMI) characterization. He is pioneer of the negative time-delay circuits and anticipated & advanced signal processing. He is supervisor of PhD students, postdocs, research engineers and Master internships. With US, Chinese, Indian, European and African partners, he is actively involved and contributes on several international research projects (ANR, FUI, FP7, INTERREG, H2020, Euripides², Eurostars...). He is coordinator of the TECS project cofunded by Interreg IVA – France/Channel/England No 4081 and ERDF programmes.

He is the scientific chair of int. conf. ICONIC 2011, organizer and chairman of special sessions of int. conf.: META2012 (Paris), AES2012 (Paris), RADIO2014 (Mauritius), RADIO2015 (Mauritius) and EuCAP2015 (Lisbonne).

He is member of research groups: IEEE, URSI, GDR Ondes, Radio Society and (co-)authors of more than 160 scientific research papers in new technologies published in int. conf. and journals.

He is lecturer at ESIGELEC-IRSEEM on circuit & system theory, Electromagnetism, Telecom, RF microwave electronic engineering, signal/image processing, applied mathematics (algebraic diff equations, multiple integrals, numerical methods, vectorial analytic geometry), C/Matlab/Maple/LabVIEW programming and SPICE/VHDL-AMS/Simulink simulations.